

# РОССИЙСКАЯ ФЕДЕРАЦИЯ



## ПАТЕНТ

НА ПОЛЕЗНУЮ МОДЕЛЬ

№ 176085

### Высоковольтный коммутатор мощных двуполярных импульсов тока

Патентообладатели: *Елисеев Вячеслав Васильевич (RU),  
Акционерное Общество "Элпресс" (RU)*

Авторы: *Ханугин Алексей Александрович (RU), Мартыненко  
Валентин Александрович (RU), Елисеев Вячеслав Васильевич  
(RU), Мускатиньев Вячеслав Геннадьевич (RU), Толкачев  
Станислав Иванович (RU)*

Заявка № 2017113673

Приоритет полезной модели 19 апреля 2017 г.

Дата государственной регистрации в  
Государственном реестре полезных  
моделей Российской Федерации 27 декабря 2017 г.

Срок действия исключительного права  
на полезную модель истекает 19 апреля 2027 г.

Руководитель Федеральной службы  
по интеллектуальной собственности

 Г.П. Ивлиев





ФЕДЕРАЛЬНАЯ СЛУЖБА  
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(12) **ФОРМУЛА ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ РОССИЙСКОЙ  
ФЕДЕРАЦИИ**

(52) СПК  
H02M 1/06 (2006.01); H02M 5/00 (2006.01)

(21)(22) Заявка: 2017113673, 19.04.2017

(24) Дата начала отсчета срока действия патента:  
19.04.2017

Дата регистрации:  
27.12.2017

Приоритет(ы):

(22) Дата подачи заявки: 19.04.2017

(45) Опубликовано: 27.12.2017 Бюл. № 36

Адрес для переписки:  
430001, Респ. Мордовия, г. Саранск, ул. Васенко,  
30, Акционерное Общество "Элпресс", Елисеев  
Вячеслав Васильевич

(72) Автор(ы):

Хапугин Алексей Александрович (RU),  
Мартыненко Валентин Александрович (RU),  
Елисеев Вячеслав Васильевич (RU),  
Мускатиных Вячеслав Геннадьевич (RU),  
Толкачев Станислав Иванович (RU)

(73) Патентообладатель(и):

Елисеев Вячеслав Васильевич (RU),  
Акционерное Общество "Элпресс" (RU)

(56) Список документов, цитированных в отчете  
о поиске: RU 2242831 C2, 20.12.2004. RU  
124455 U1, 20.01.2013. RU 172407 U1,  
07.07.2017. EP 2533407 A2, 12.12.2012. EP  
0001128557A2, 29.08.2001.

(54) **Высоковольтный коммутатор мощных двуполярных импульсов тока**

(57) **Формула полезной модели**

Высоковольтный коммутатор мощных двуполярных импульсов тока, состоящий из генератора запуска и коммутирующего блока, отличающийся тем, что коммутирующий блок выполнен в виде последовательно соединенных реверсивно-включаемых динисторов с обратной проводимостью, к каждому из которых параллельно подключен резистор.